

Vague de questions n° 3 – PASS

Question n°1 :

Les étudiants se demandent si lors de l'écriture des configurations électroniques ils doivent ou non respecter les exceptions existantes (inversion des couches pleines d avec les couches s qui étaient détaillées par le professeur Golebiowski) ou doivent-ils se contenter de suivre le diagramme de Klechkowski ?

Il n'y aura pas ce niveau de subtilités à l'examen cette année.